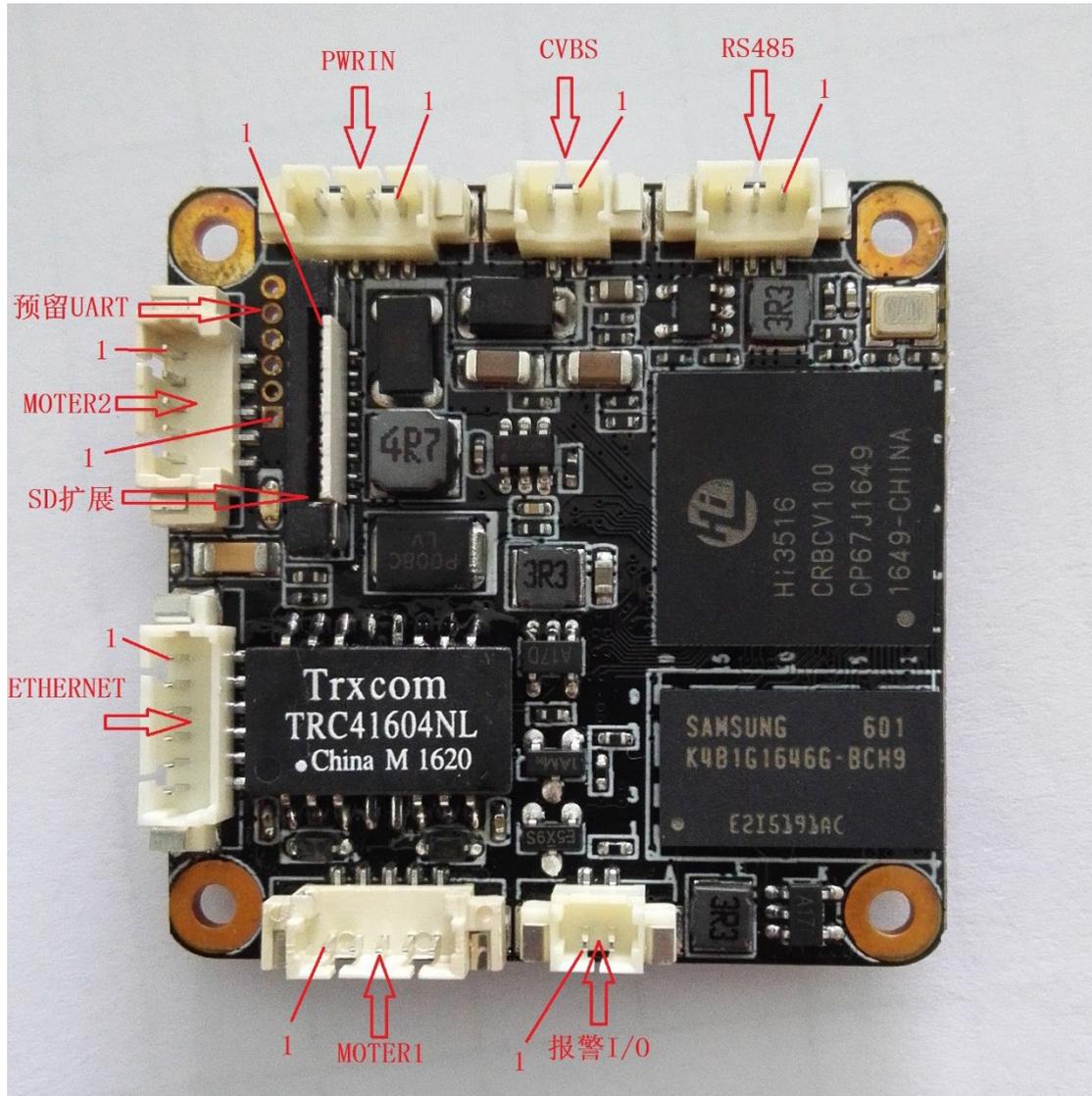


一、接口板插座示意图



二、插座说明

(1) RS485 (RS485 接口)

管脚号	定义
1	信号地
2	RS485_A (RS485+)
3	RS485_B (RS485-)

(2) CVBS (模拟视频输出)

管脚号	定义
1	VIDEO (视频+)
2	GND (视频-)

(3) PWRIN (电源输入)

管脚号	定义
1	12V 电源输入
2	电源地
3	
4	电源地

(4) SD 扩展

管脚号	定义
1	输出 12V
2	GND
3	USB_PWREN
4	USB_DP
5	USB_DM
6	GND
7	SDIO_CARD_PWREN
8	SDIO_CDATA2
9	SDIO_CDATA3
10	SDIO_CDATA1
11	SDIO_CDATA0
12	SDIO_CCMD
13	SDIO_CCLK_OUT
14	GND
15	UART_TXD
16	UART_RXD

注：逻辑电平为 3.3V

(5) 预留 UART

管脚号	定义
1	UART2_TX
2	UART2_RX
3	UART3_TX
4	UART3_RX
5	GPIO (报警 I/O)
6	GND

注：

- 1、UART2_TX、UART2_RX、UART3_TX、UART3_RX、GPIO 为 FPGA 直接输出，电平为 2.5V LVCMOS。
- 2、信号缺省为低电平，当电平为高时，处于报警状态。

(6) MOTER2 (电机驱动与反馈)

管脚号	定义
1	OUT1 (电机驱动输出 1)
2	OUT2 (电机驱动输出 2)
3	GND
4	4.5V
5	FBIN (电机反馈输入)

(7) EUHERNET (网络接口)

管脚号	定义
1	ACT
2	RJ1
3	RJ2
4	LINK
5	RJ3
6	RJ6

注：逻辑电平为 3.3V

(8) MOTER1 (电机驱动与反馈)

管脚号	定义
1	OUT1 (电机驱动输出 1)
2	OUT2 (电机驱动输出 2)
3	GND
4	4.5V
5	FBIN (电机反馈输入)

(9) 报警 I/O

管脚号	定义
1	报警输出 (5V 逻辑)
2	GND

注：信号缺省为? 电平，当电平为? 时，处于报警状态。